



Fundamentos de lógica digital con VHDL

Trejos, Omar

ECOE EDICIONES

Materia: INFORMÁTICA

Colección: SIN COLECCION

Encuadernación: RUSTICA

PVP: 19.50 €

EAN: 9789585038561

Páginas: 174

Tamaño: 170x240 mm.



Sinopsis

El libro expone, de forma secuencial sencilla y muy entendible, los fundamentos de la lógica digital y desarrolla dichos conceptos a partir del uso de VHDL, un lenguaje de descripción de hardware que permite implementar circuitos digitales y automatizar el diseño electrónico sobre la base conceptual de la lógica booleana.

La obra está organizada en forma de lecciones breves que permiten al lector, de una parte, aprender algo nuevo en relación con la apropiación de conceptos técnicos sin agotamiento y, de otra parte, tener una secuencia de aprendizaje que va desde los conceptos fundamentales hasta su implementación en VHDL; también podrá cristalizar la aplicación de la lógica digital en la construcción de circuitos electrónicos.

Dirigido a estudiantes y docentes de programas de Ingeniería Eléctrica, Ingeniería Electrónica, Ingeniería de Sistemas, Ingeniería Biomédica, Ingeniería Mecatrónica y programas técnicos y tecnológicos afines.